

SOMMAIRE : DATA BOOK CMOS

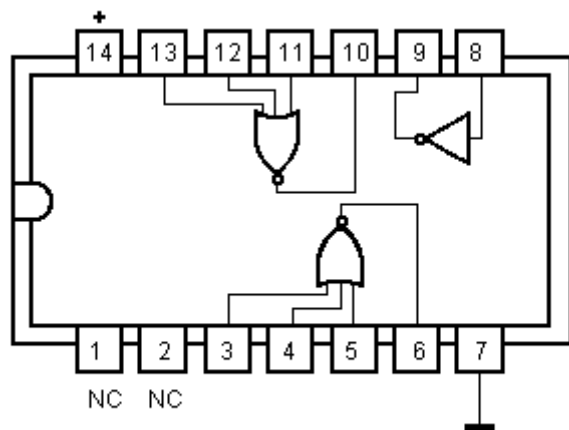
1. 3. - INVENTAIRE DES CIRCUITS DE LOGIQUE : FAMILLE C.MOS

• <u>HEF 4000</u>	• <u>Double porte NON - OU à 3 entrées + inverseur</u>
• <u>4001</u>	• <u>Quadruple porte NON - OU à 2 entrées</u>
• <u>4002</u>	• <u>Double porte NON - OU à 4 entrées</u>
• <u>4006</u>	• <u>Registre à décalage statique 18 étages</u>
• <u>4007</u>	• <u>Double paire complémentaire + inverseur</u>
• <u>4008</u>	• <u>Additionneur 4 bits avec retenue</u>
• <u>4011</u>	• <u>Quadruple porte NON - ET</u>
• <u>4012</u>	• <u>Double porte NON - ET à 4 entrées</u>
• <u>4013</u>	• <u>Double bascule D</u>
• <u>4014</u>	• <u>Registre à décalage 8 bits</u>
• <u>4015</u>	• <u>Double registre à décalage 4 bits</u>
• <u>4016</u>	• <u>Quadruple interrupteur bidirectionnel</u>
• <u>4017</u>	• <u>Compteur Johnson à 5 étages</u>
• <u>4018</u>	• <u>Compteur / diviseur par 'n' programmable</u>
• <u>4019</u>	• <u>Quadruple multiplexeur à 2 entrées</u>
• <u>4020</u>	• <u>Compteur binaire à 14 étages</u>
• <u>4021</u>	• <u>Registre à décalage 8 bits</u>
• <u>4022</u>	• <u>Compteur Johnson à 4 étages, diviseur par 8</u>
• <u>4023</u>	• <u>Triple porte NON - ET à 3 entrées</u>
• <u>4024</u>	• <u>Compteur binaire à 7 étages</u>
• <u>4025</u>	• <u>Triple porte NON - OU à 3 entrées</u>
• <u>4027</u>	• <u>Double bascule J - K</u>
• <u>4028</u>	• <u>Décodeur BCD - décimal (1 parmi 10)</u>
• <u>4029</u>	• <u>Compteur / décompteur synchrone, binaire / décimal</u>
• <u>4030</u>	• <u>Quadruple porte OU - EXCLUSIF</u>
• <u>4031</u>	• <u>Registre à décalage 64 bits</u>
• <u>4035</u>	• <u>Registre à décalage universel 4 bits</u>
• <u>4040</u>	• <u>Compteur binaire à 12 étages</u>
• <u>4041</u>	• <u>Quadruple porte de puissance avec sortie complémentaire</u>
• <u>4042</u>	• <u>Quadruple bascule D à verrouillage</u>
• <u>4043</u>	• <u>Quadruple bascule NON - OU - R / S à verrouillage (sorties 3 états)</u>
• <u>4044</u>	• <u>Quadruple bascule NON - ET - R / S à verrouillage (sorties 3 états)</u>
• <u>4046</u>	• <u>Boucle à phase asservie (PLL)</u>
• <u>4047</u>	• <u>Monostable</u>
• <u>4049</u>	• <u>Sextuple porte de puissance (inverseur)</u>
• <u>4050</u>	• <u>Sextuple porte de puissance (non - inverseur)</u>
• <u>4051</u>	• <u>Multiplexeur / démultiplexeur analogique à 8 canaux</u>

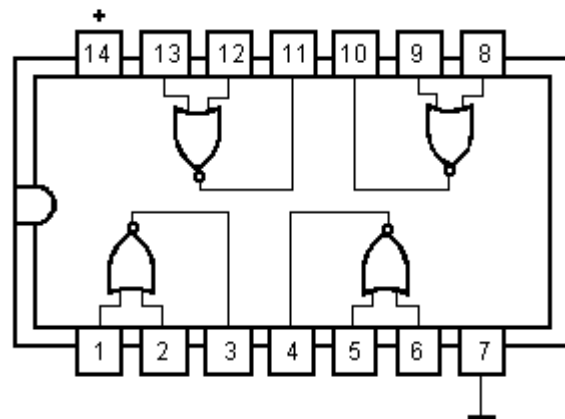
• 4052	• Double multiplexeur / démultiplexeur analogique à 4 canaux
• 4053	• Triple multiplexeur / démultiplexeur analogique à 2 canaux
• 4054	• Driver pour afficheur 4 segments LCD
• 4056	• Décodeur BCD pour afficheur 7 segments LCD
• 4060	• Un compteur-diviseur 14 étages avec oscillateur
• 4066	• Quadruple interrupteur bidirectionnel
• 4067	• Multiplexeur 16 - 1
• 4068	• Porte NON - ET à 8 entrées
• 4069	• Sextuple inverseur
• 4070	• Quadruple porte OU - EXCLUSIF
• 4071	• Quadruple porte OU à 2 entrées
• 4072	• Double porte OU à 4 entrées
• 4073	• Triple porte ET à 3 entrées
• 4075	• Triple porte OU à 3 entrées
• 4078	• Porte NON - OU à 8 entrées
• 4081	• Quadruple porte ET à 2 entrées
• 4082	• Double porte ET à 4 entrées
• 4085	• Double porte ET - OU - NON à 2 x 2 entrées
• 4086	• Porte ET - OU - NON à 4 x 2 entrées
• 4093	• Quadruple trigger de Schmitt NAND à 2 entrées
• 4098	• Double monostable redéclenchable
• 4104	• Quadruple translateur de tension à sortie 3 états
• 4510	• Compteur / décompteur BCD
• 4511	• Décodeur / driver 7 segments
• 4514	• Décodeur / démultiplexeur 1 parmi 16, avec registre d'entrée (sortie haute)
• 4515	• Décodeur / démultiplexeur 1 parmi 16, avec registre d'entrée (sortie basse)
• 4516	• Compteur / décompteur binaire
• 4518	• Double compteur décimal
• 4519	• Quadruple multiplexeur à 2 entrées
• 4520	• Double compteur binaire
• 4528	• Double monostable redéclenchable
• 4539	• Double multiplexeur à 4 entrées
• 4555	• Double décodeur / démultiplexeur 1 parmi 4 (sortie haute)
• 4556	• Double décodeur / démultiplexeur 1 parmi 4 (sortie basse)
• 4720	• Mémoire vive 256 bits (256 x 1)
• 4721	• Mémoire vive 1 024 bits (256 x 4)
• 4724	• Registre 8 bits adressable à verrouillage
• 4736	• Mémoire vive 1 024 (1 024 x 1)

• 40097	• Sextuple porte de puissance, sortie 3 états (non inverseur)
• 40098	• Sextuple porte de puissance, sortie 3 états (inverseur)
• 40106	• Six triggers de Schmitt inverseurs
• 40174	• Sextuple bascule D
• 40175	• Quadruple bascule D
• 40192	• Compteur / décompteur synchrone 4 bits décimal
• 40193	• Compteur / décompteur synchrone 4 bits binaire
• 40194	• Registre à décalage universel bidirectionnel 4 bits
• 40195	• Registre à décalage universel 4 bits

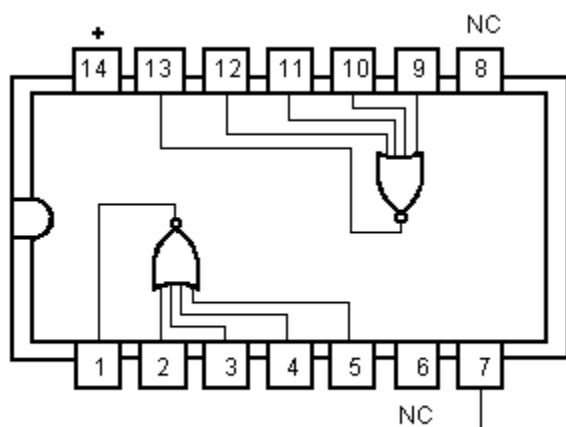
1. 4. - BROCHAGE DES CIRCUITS DE LOGIQUE : FAMILLE C.MOS



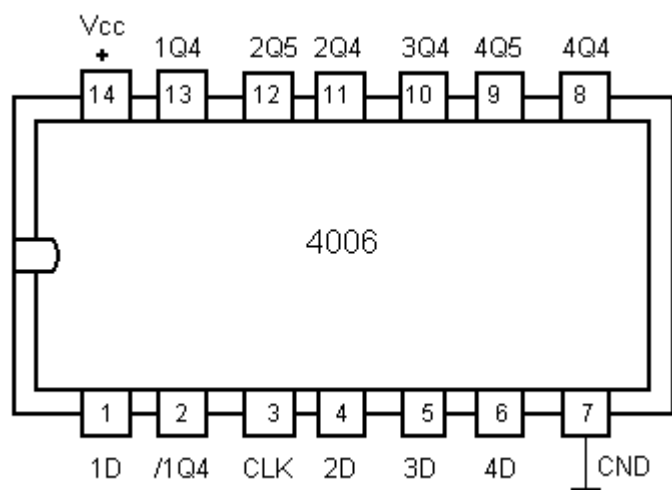
4000

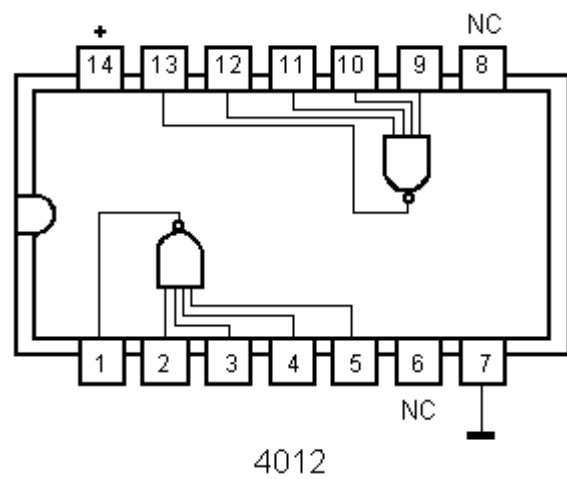
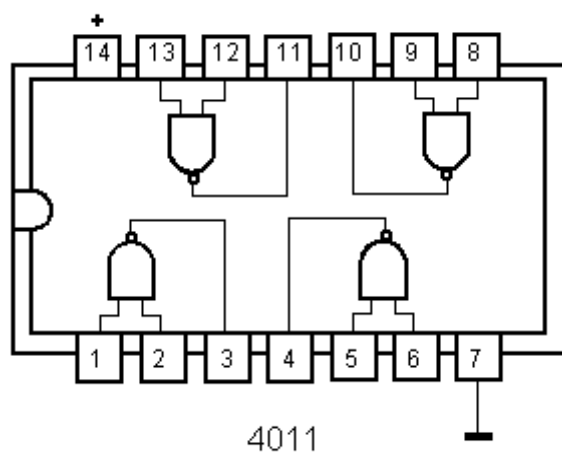
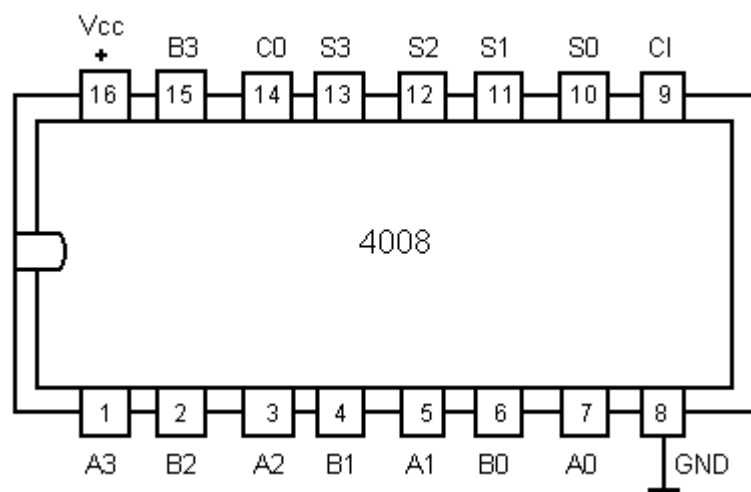
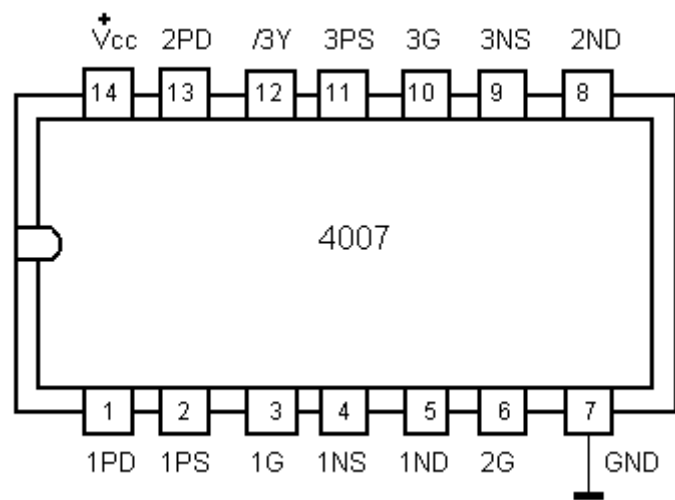


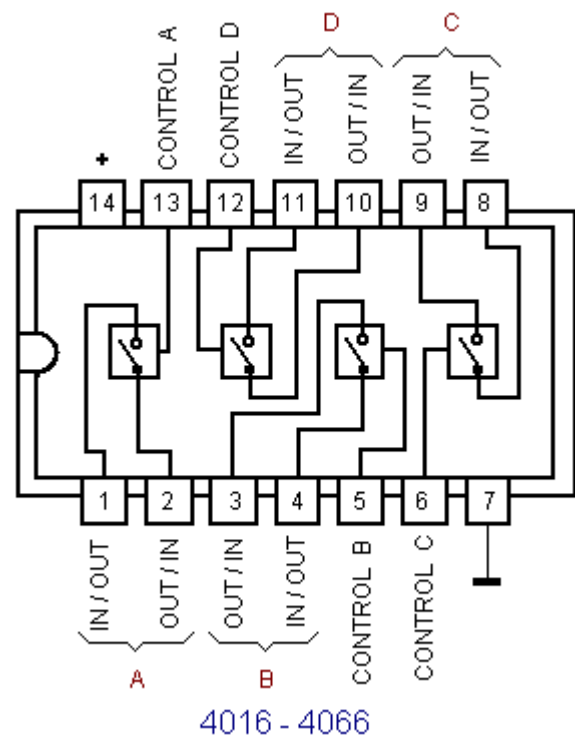
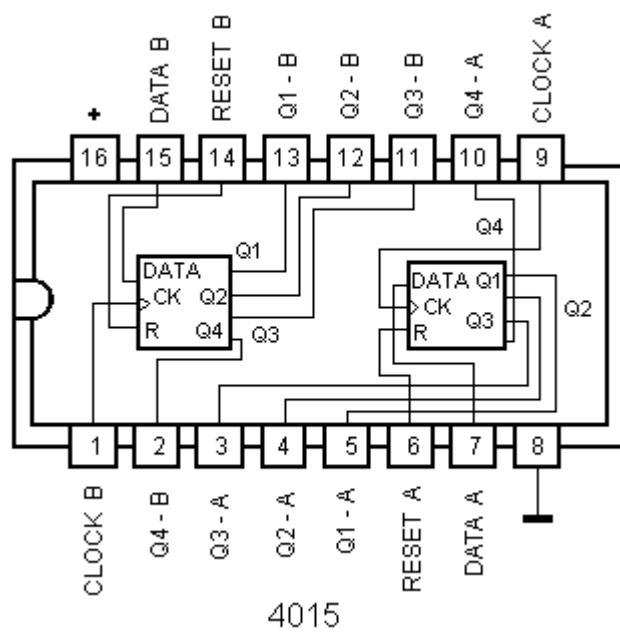
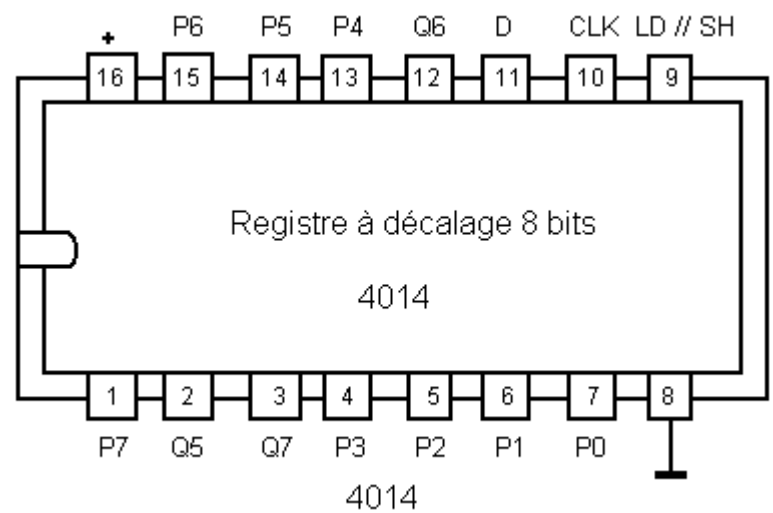
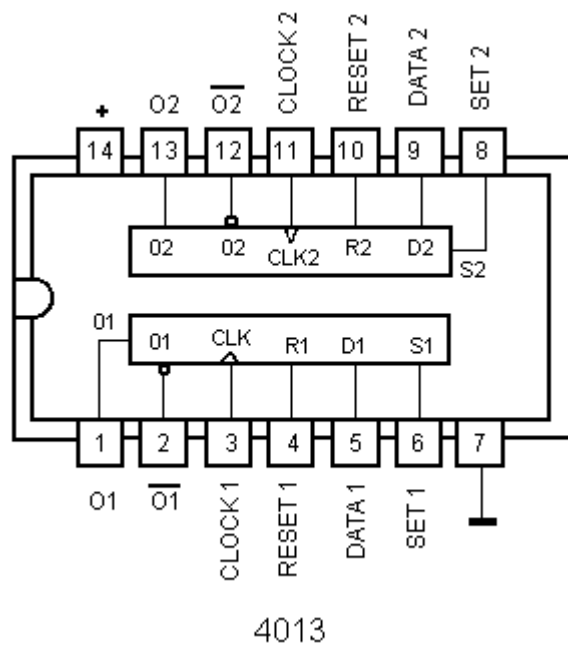
4001

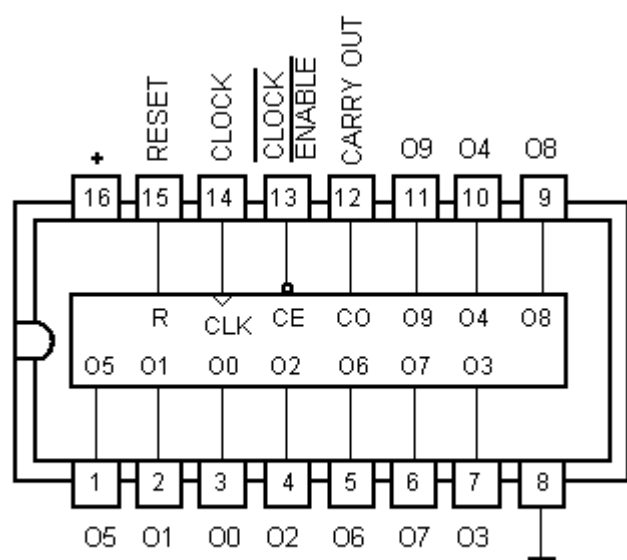


4002

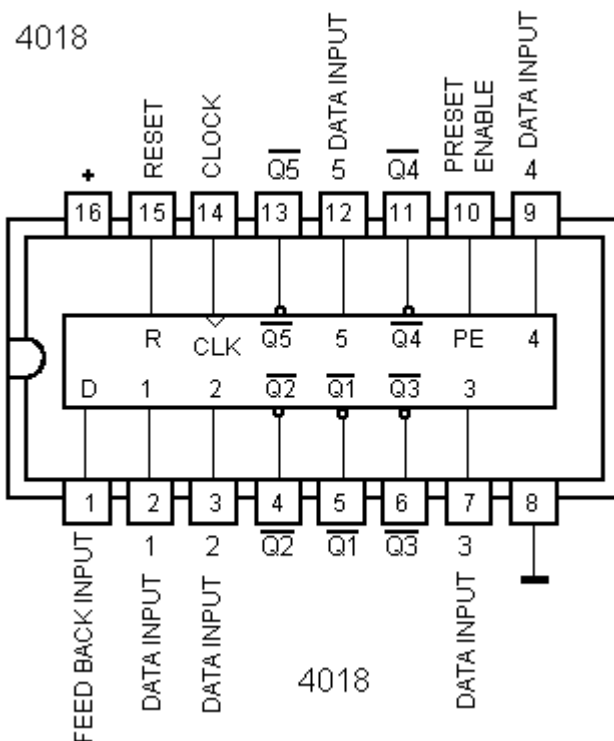




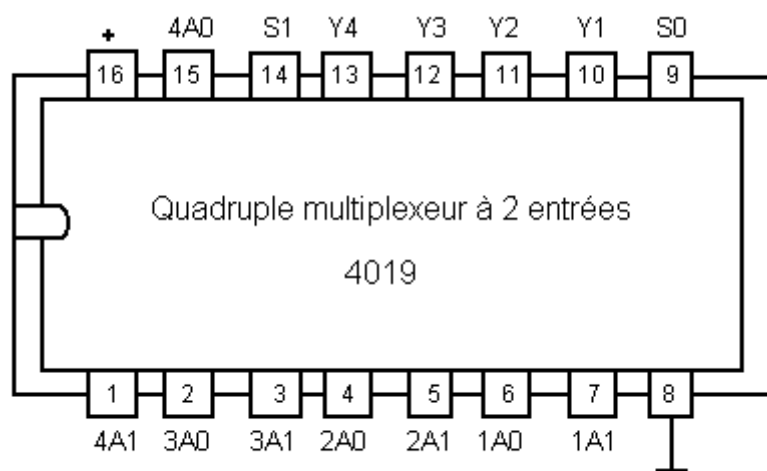




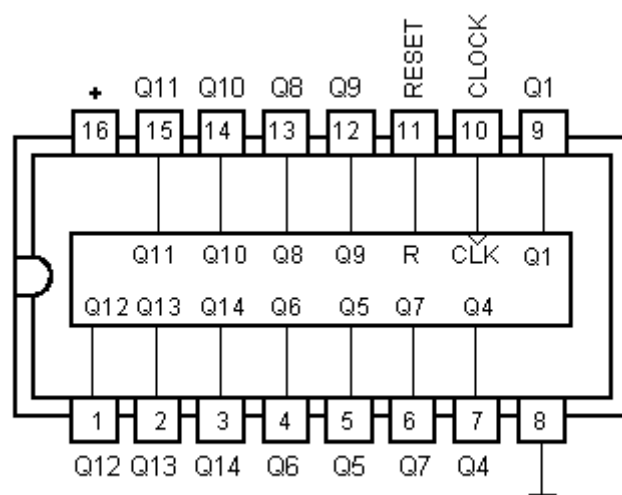
4017



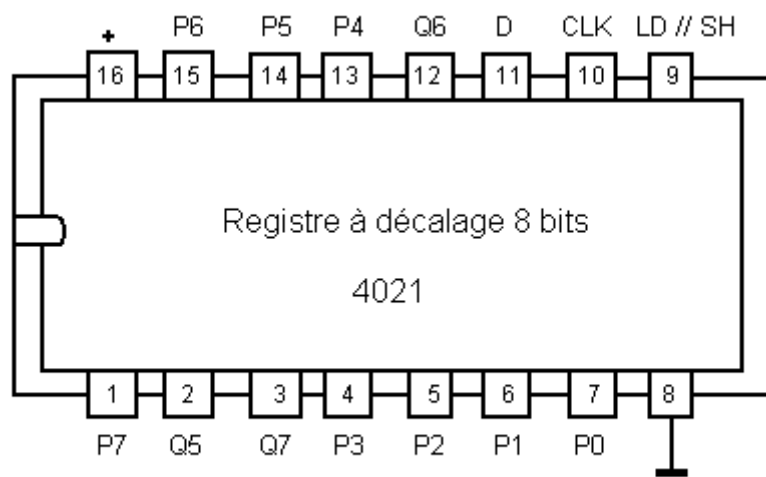
4018



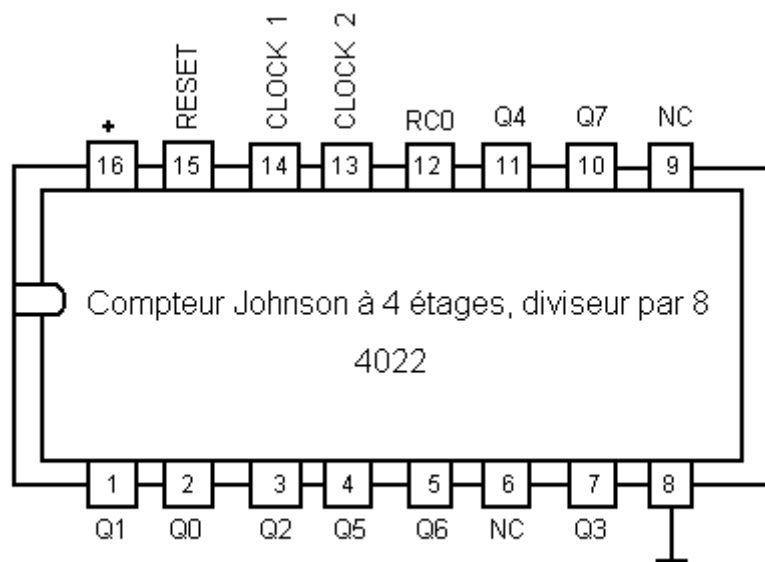
4019



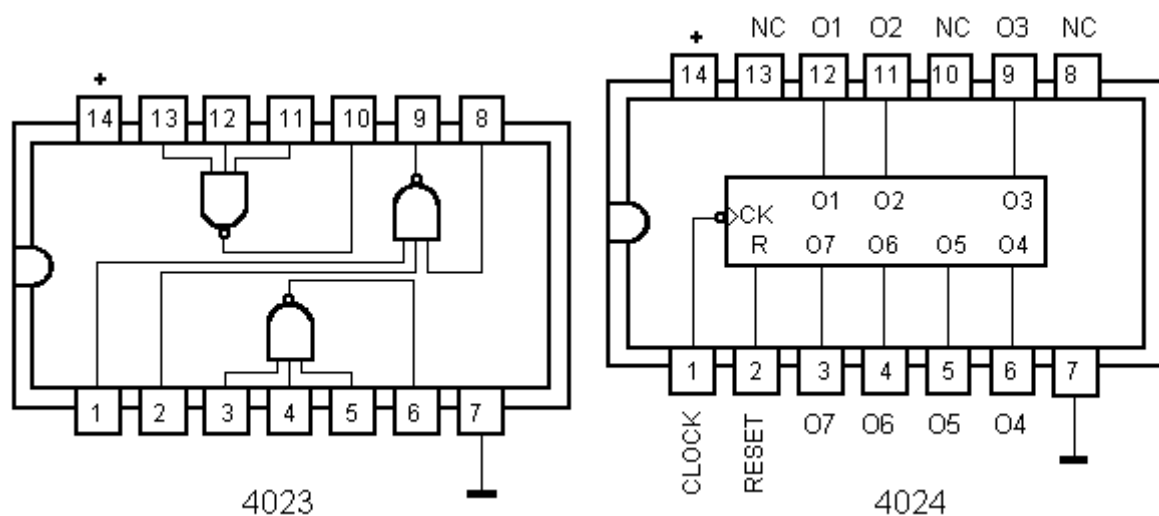
4020



4021

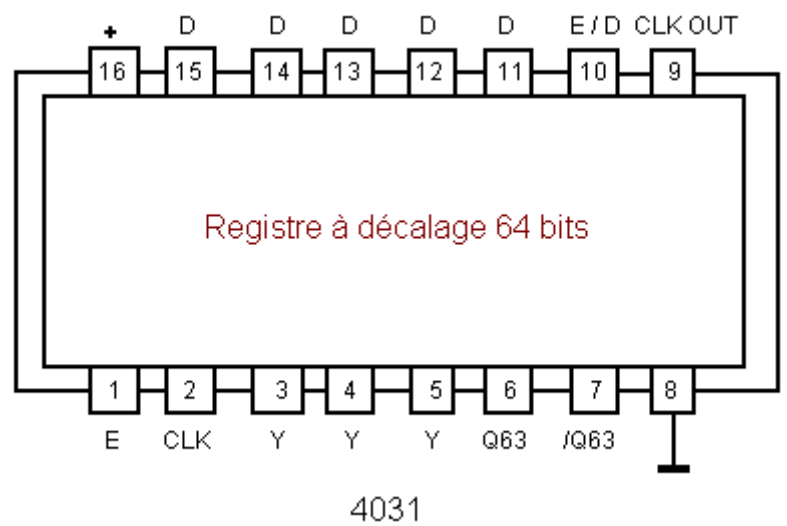
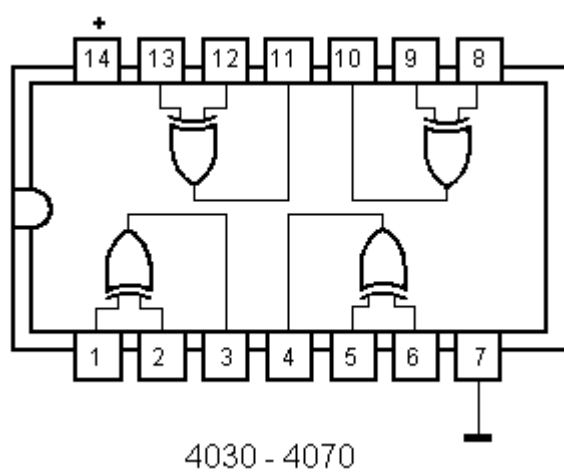
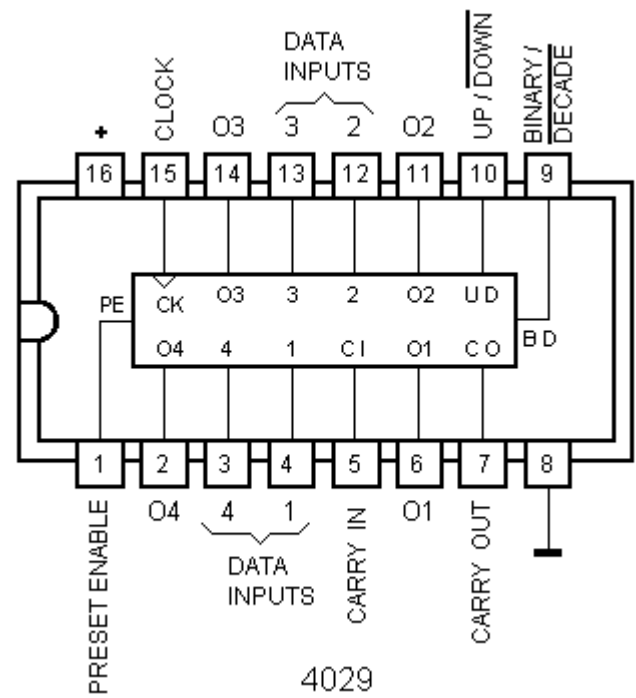
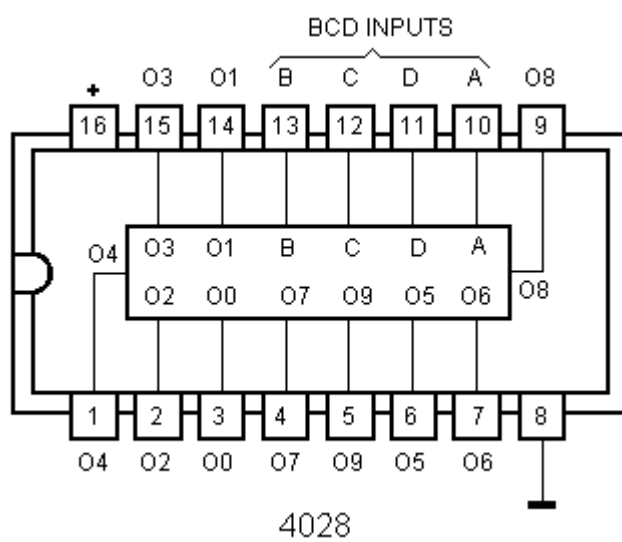
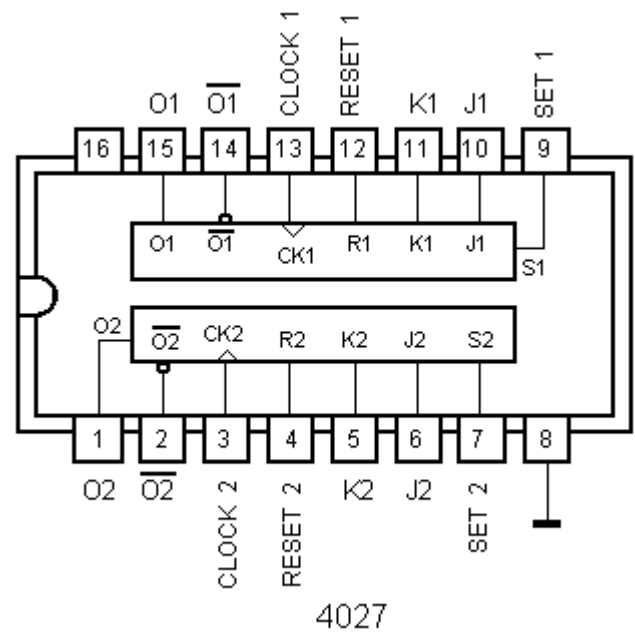
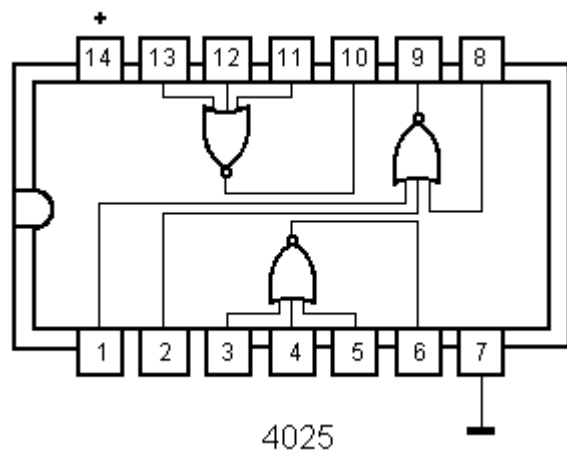


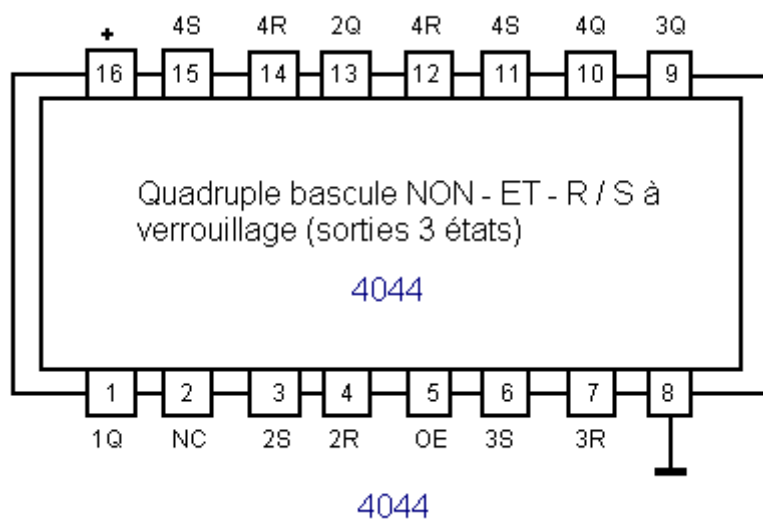
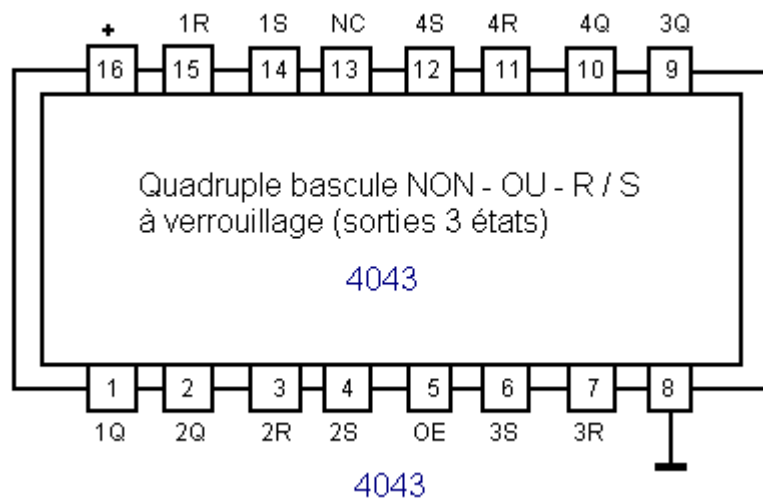
4022



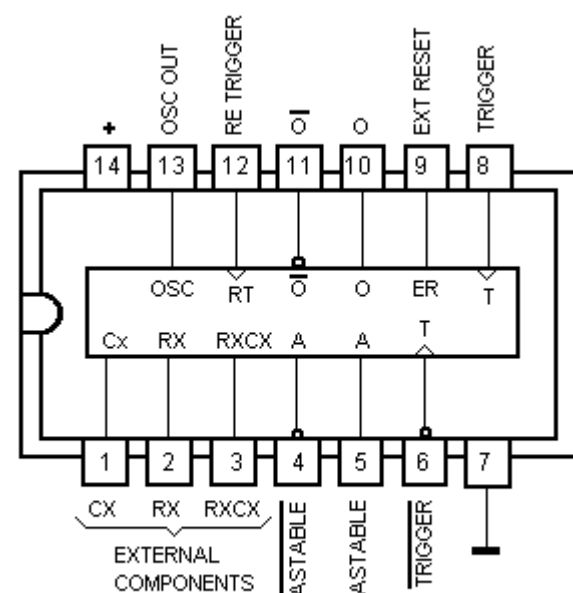
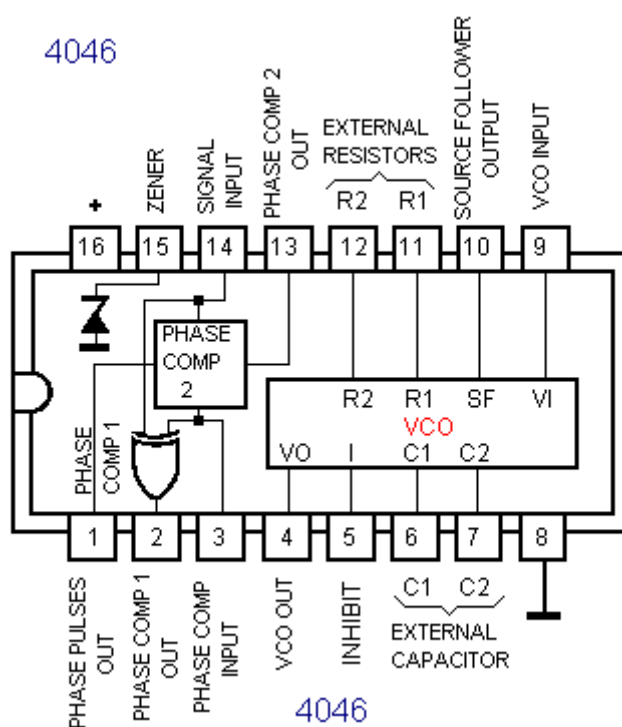
4023

4024

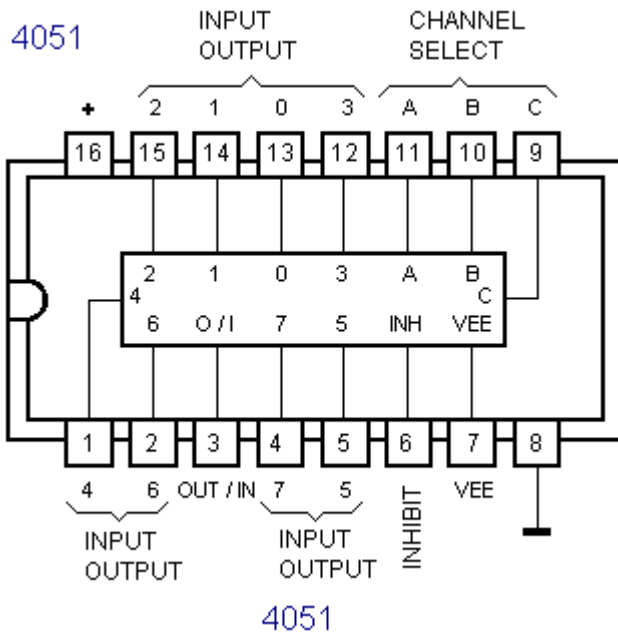
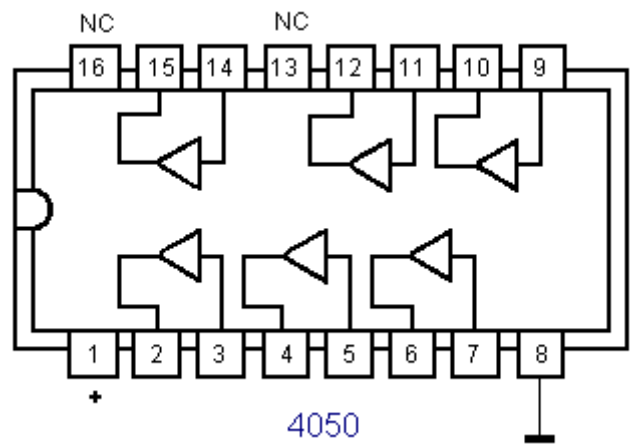
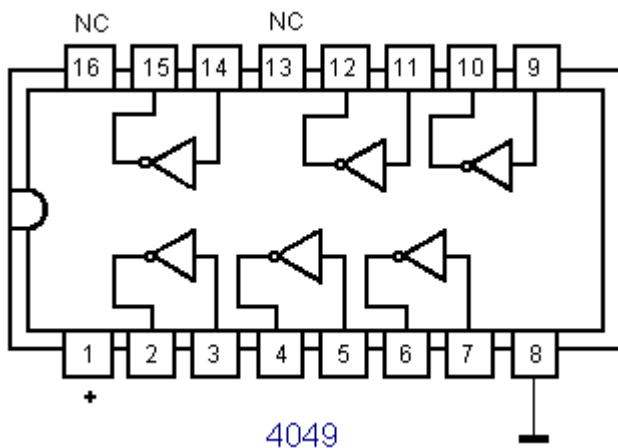




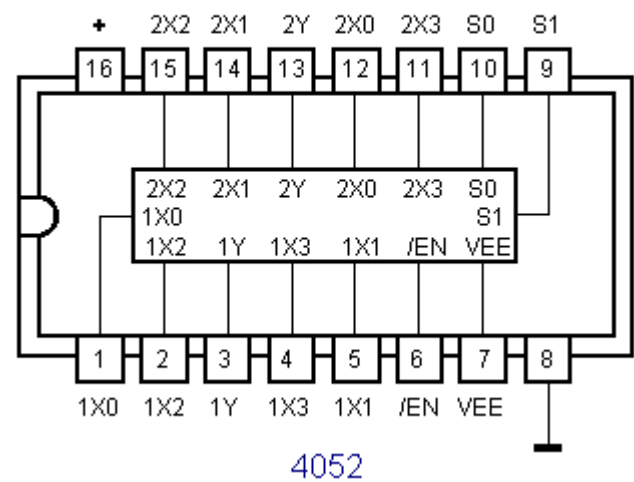
4046



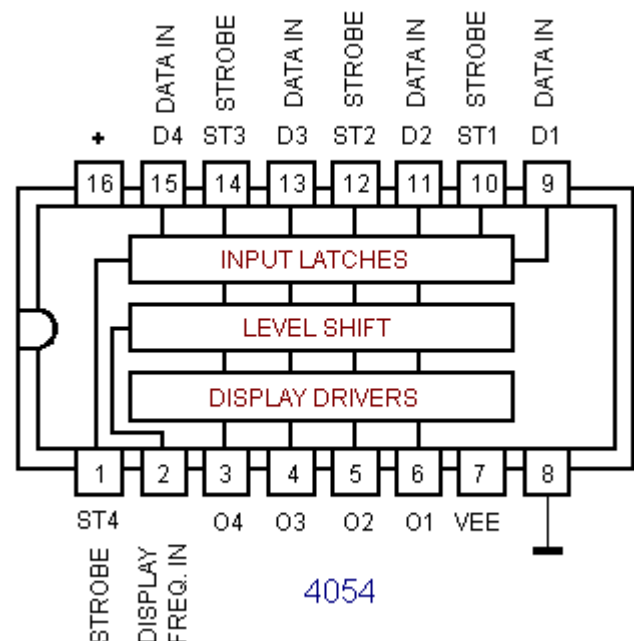
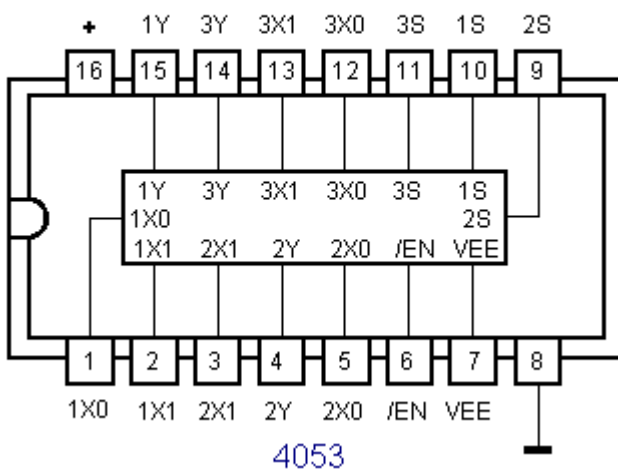
4047



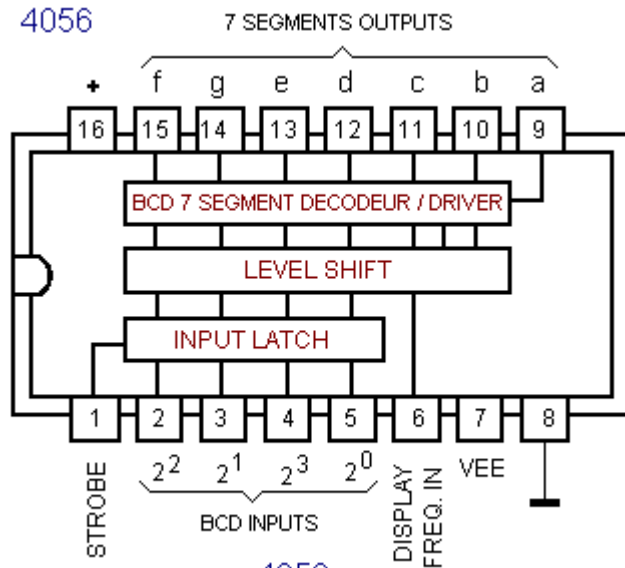
Double multiplexeur / démultiplexeur
analogique à 4 canaux



Triple multiplexeur / démultiplexeur
analogique à 2 canaux

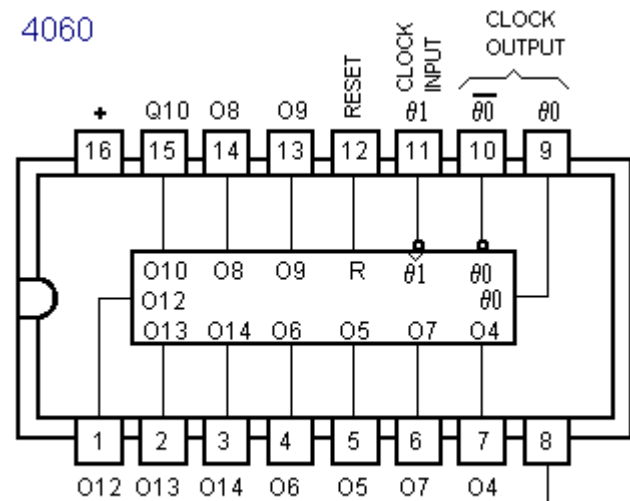


4056

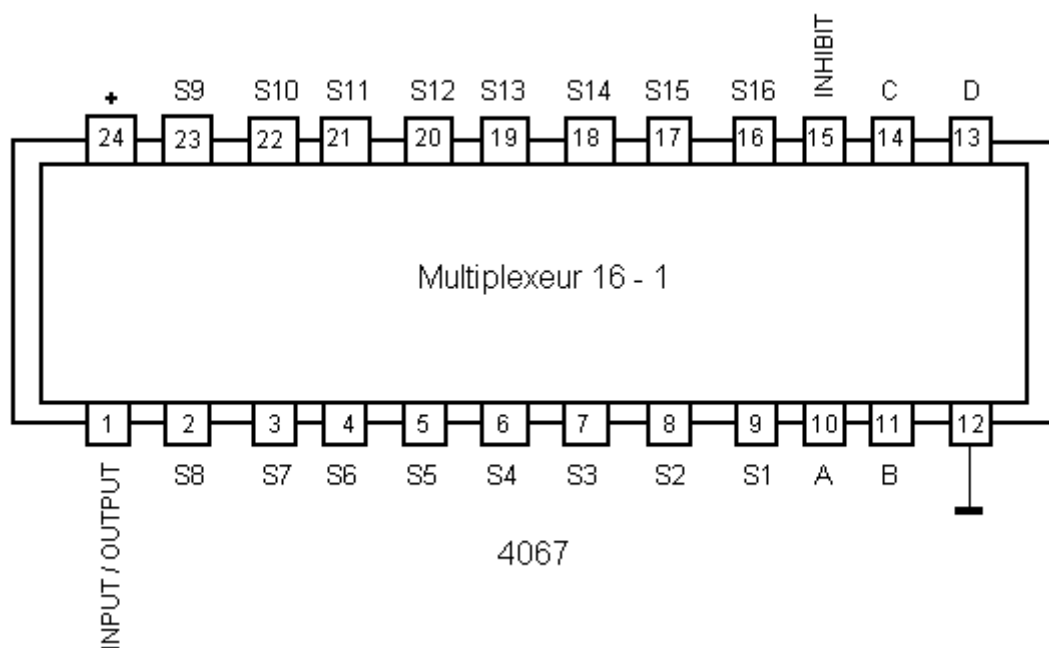


4056

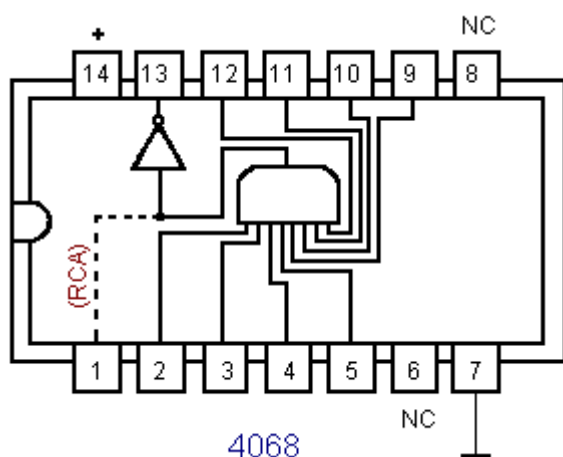
4060



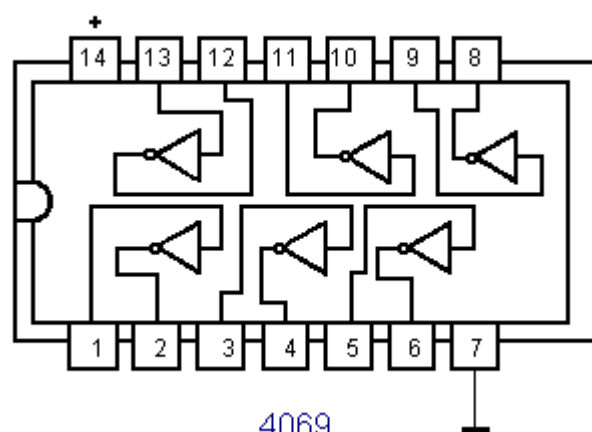
4060



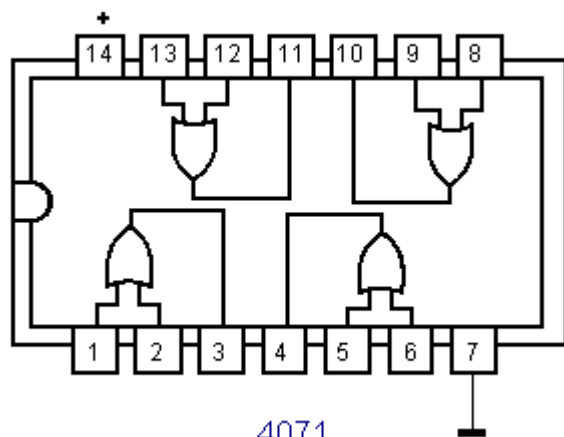
4067



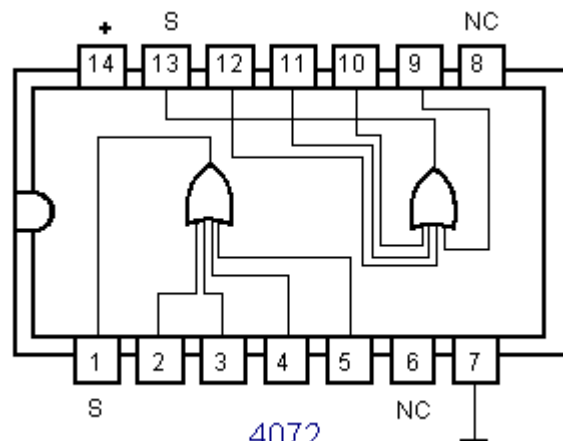
4068



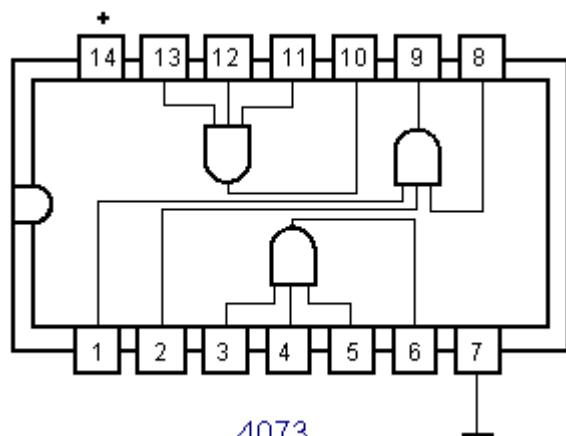
4069



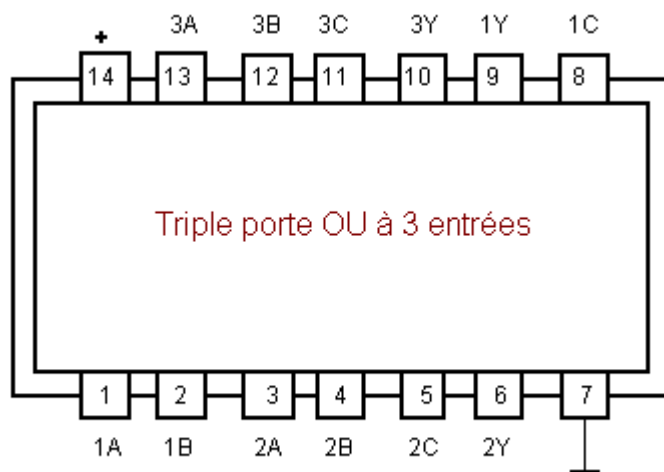
4071



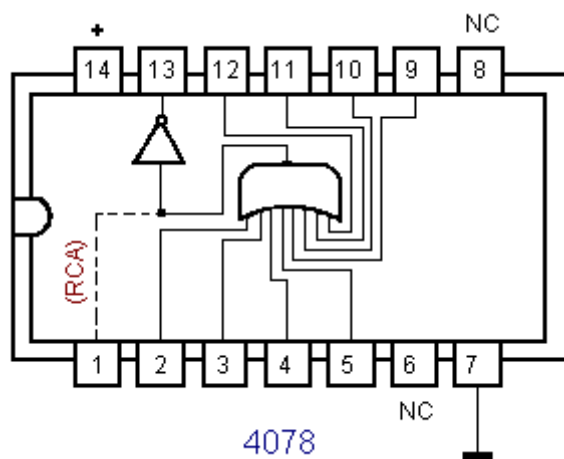
4072



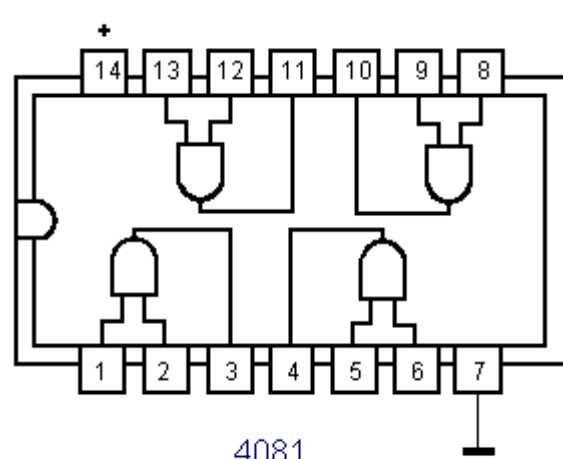
4073



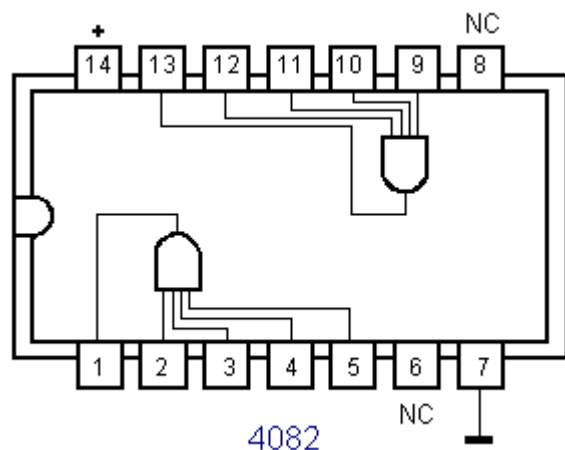
4075



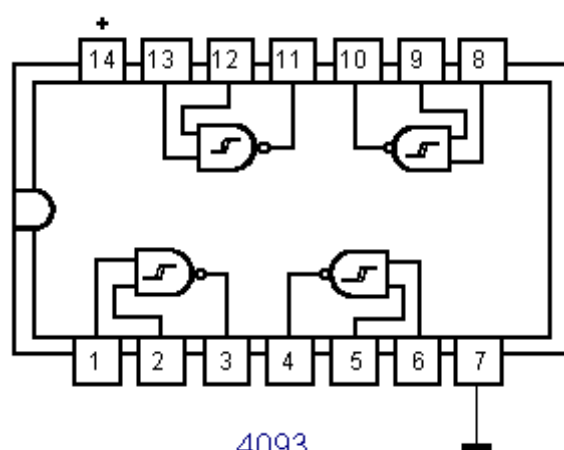
4078



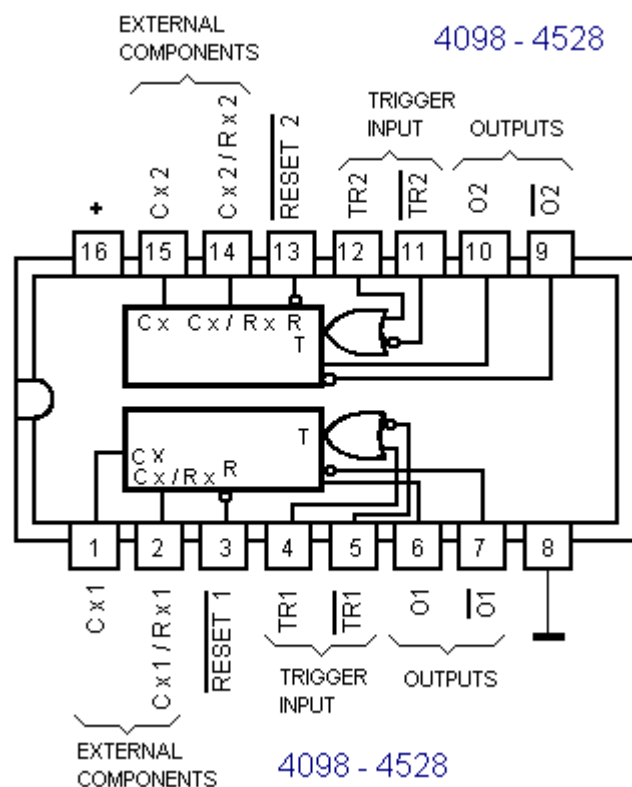
4081



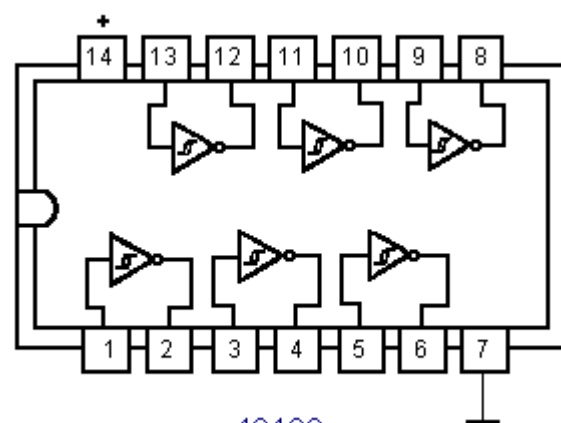
4082



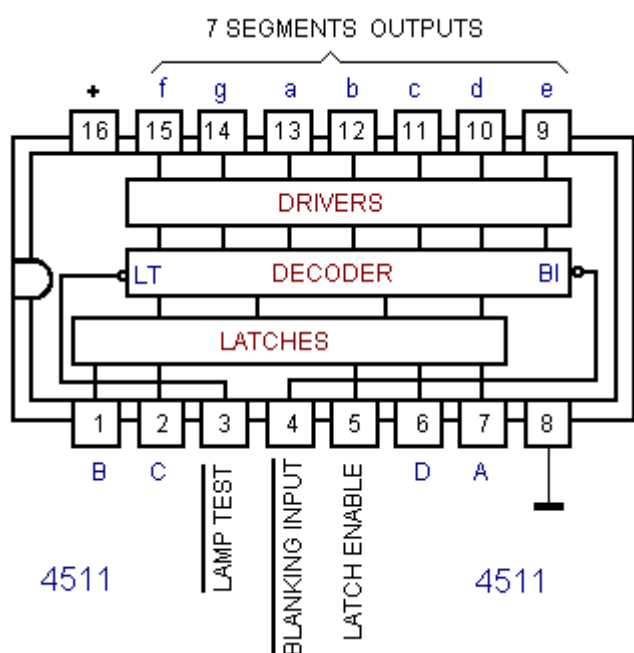
4093



4098 - 4528

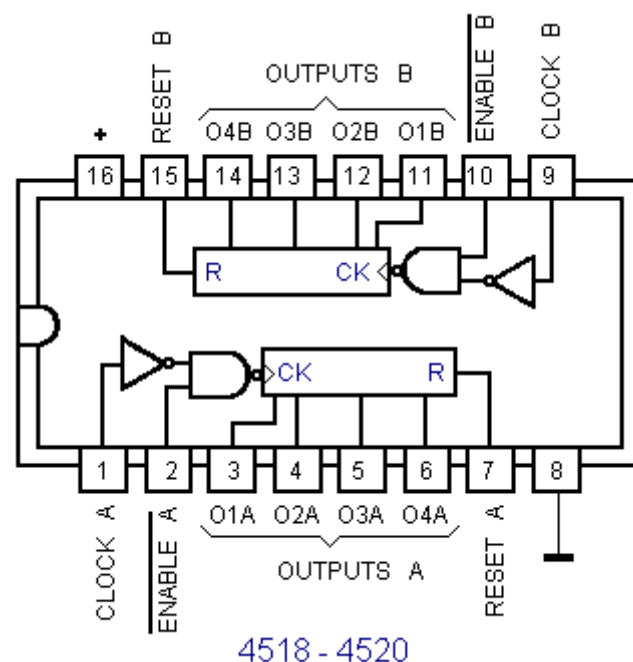


40106



4511

4511



4518 - 4520